

科目番号：cr-114

科目名		時間数(90分) [30単位時間]				
情報基礎理論 (ハードウェア)		講義	演習	実習	合計	
		15			15	
科目概要	コンピュータのハードウェアについて、講義を通して、構成要素や動作原理を習得する。					
学習到達目標	ハードウェアから見たコンピュータの構成要素や動作原理を理解して、システムのハードウェア構成を決定するための基礎知識を身に付ける。					
講義計画	回	内容		回	内容	
	1	コンピュータの構成(五大装置、メモリの種類と特徴)		11	コンピュータの構成(処理形態、クライアントサーバ)	
	2	コンピュータの構成(メモリの構成、キャッシュメモリ)		12	コンピュータの構成(システム設計と信頼性設計)	
	3	コンピュータの構成(実行アクセス時間、プロセッサの構成)		13	コンピュータの構成(ハードディスク信頼性設計)	
	4	コンピュータの構成(命令の種類と命令形式)		14	コンピュータの構成(システム信頼性の評価)	
	5	コンピュータの構成(プロセッサの性能評価)		15	科目試験	
	6	コンピュータの構成(プロセッサの設計技術、プロセッサの種類)				
	7	コンピュータの構成(入出力インタフェース)				
	8	コンピュータの構成(入出力制御と入出力装置)				
	9	コンピュータの構成(割り込み、画像・動画の容量)				
	10	コンピュータの構成(光ディスクとフラッシュメモリ)				
使用教材	書籍名			出版社		
	主教材	ハードウェア		S C C		
実習環境						
目標資格	資格名			実施団体		
	ITパスポート試験			IPA 独立法人情報処理推進機構		
	基本情報技術者試験			IPA 独立法人情報処理推進機構		
成績評価方法	科目試験 (80%) 授業態度 (20%) 別途定める評価シートに基づく			<評価基準> 100~90点：秀 89~80点：優 79~70点：良 69~60点：可 59点以下：不可		

【評価シート（サンプル）】

分類	評価ポイント	評価と配点	
授業態度	出席状況（10点）	1欠課につき	<input type="checkbox"/> -1点
	筆記ノート（10点）	1ページにつき	<input type="checkbox"/> 1点